



微信公众号



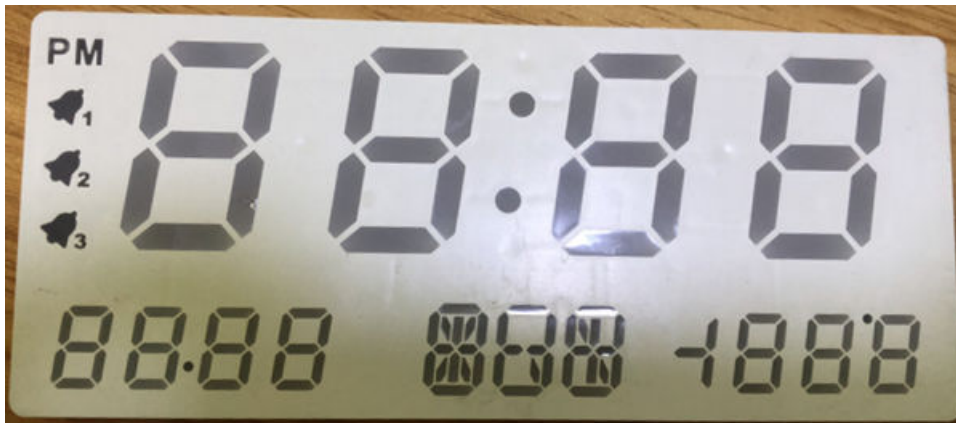
扫码加微信

1. 主要特点:

- LED 时间显示
- 18 点-7 点亮度自动减半，手动光暗（L1~L3）三档选择
- 4 个功能按键： RESET, SET, UP, DOWN
- 日期： 2000.1.1~2099.12.31
- SD 开关（声控开关）
- 闹钟 AL1、AL2、AL3 三组闹钟
- 温度范围： -20~50℃（-32°F~122°F）
- 内置 2032 电池维持停电时机芯内部走时，静态电流： <10uA（LED 不显示时）

●功能简介：时钟，日期，闹钟，温度，声控

2. LED 全显示效果图



功能操作		UP	DOWN	SET	RESET
标准模式	单按	C/F 切换	SD 开关切换	12/24H 切换	MCU 复位
	HOLD	进入亮度级别设置	/	时钟闹铃设置	/
时间设置	单按	小时分钟单步前进	小时分钟单步后退	更换设置项目	MCU 复位
	HOLD	小时分钟 8 步/秒前进	小时分钟 8 步/秒后退	/	/
响闹设置	单按	小时分钟单步前进	小时分钟单步后退	更换设置项目	MCU 复位
	HOLD	小时分钟 8 步/秒前进	小时分钟 8 步/秒后退	/	/



微信公众号



扫码加微信

3. 复位默认

- ◇ LED 全显示,LED 从 0000~9999、PM 点(年月分隔点)、AL 点 (月日分隔点)、中间两点(日期右下角点)、温度单位点、星期位置显示 (MONTUEWDHFRISA 字母), 在 BI 一声后进入正常时间显示模式
- ◇ 上电默认年月日为: 2018 年 1 月 1 日
- ◇ 时制上电默认为 12: 00 (24H)
- ◇ 上电三组闹铃默认时间: 0: 00 (24H)
- ◇ 上电默认为 SD 省电模式关
- ◇ 上电默认为℃显示模式
- ◇ 上电默认为三组 AL 为关闭状态
- ◇ 上电默认亮度为: L3
- ◇ 中间两点以 1HZ 的频率闪烁表示秒。

4.操作说明:

A、设置:

- 在标准模式下, 按 SET 键两秒进入设置
- 设置顺序为: 年→月→日→12H/24H→时→分→AL1 开关→AL1 时→AL1 分→AL2 开关→AL2 时→AL2 分→AL3 开关→AL3 时→AL1 分→返回正常模式。
- 被设置项目会以 1Hz 的频率闪动 (注意 12H/24H 时不会闪动)
- 单按 UP 或 DOWN 进行单步前进或后退, 长按进行快速前进或后退。
- 设置时间分钟时秒归零。
- 设置时间制式 12H/24H 时闹铃时间会随着变为 12H/24 小时。
- 设置完成后, 无任何操作时 10 秒后返回标准模式 (时间显示模式)

B、亮度级别设置

- 正常模式下, 按住 UP 键 2 秒进入亮度级别设置状态,
- 单按 UP 循环调节 L3-L2-L1-L3...
- 亮度级别范围: L1~L3, L3 为最亮, L1 为最暗
- LED 会随亮度级别的不同而变化



微信公众号



扫码加微信

- 5 秒无操作返回正常的时间显示。
- 18:00-6:59 手动设置 LX，第二天这个时间段亮度为 LX，7:00-17:59 手动设置 LV，第二天这个时间段亮度为 LV。手动调光会记忆两个时间段。没手动设置就默认 18:00-6:59 为 L1，7:00-17:59 为 L3

C、BUZZER 响闹格式:

- 单个响闹 BUZZER 响闹时间 1 分钟
- AL1、AL2、AL3: BI BI ---BI BI ---BI BI ---持续
- 响闹频率: 2KHZ
- 正在响闹时，按任意键退出响闹

D、关闭响闹设定

- 当响闹开启时，到对应的点会开启响闹。
- 关闭闹铃需要在设置里把 ON A1、2、3 变成—A1、2、3

E、声控设置

- 正常模式下单按 DOWN 切换省电模式，ON SD 表示省电模式开，-- SD 表示省电模式关
- 省电模式打开，无声音 15 秒后关闭 LED
- 当外声达到 XX dB 后重新点亮 LED 15 秒。
- 声控模式在纽扣电池下无作用。

F、其他功能:

- 供电: 正常工作显示模式;
 - 1: DC 5V (4 节 AAA 电池)
 - 2: 纽扣电池 LED 面板不显示，只维持 MCU 工作

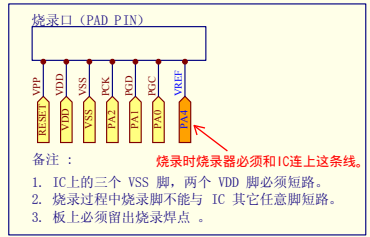
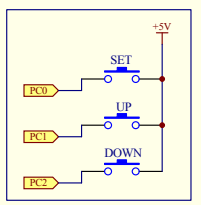
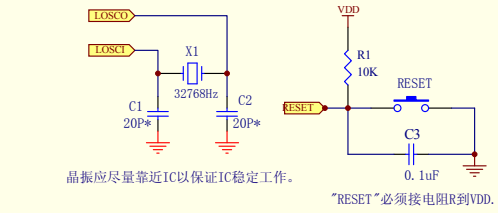
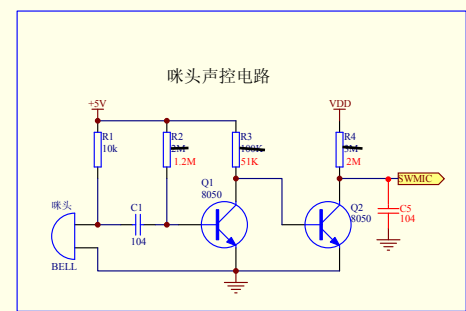
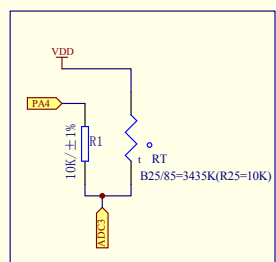
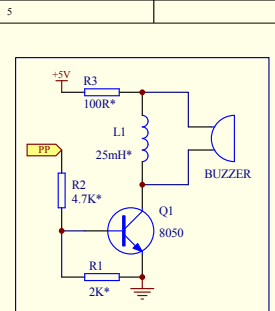
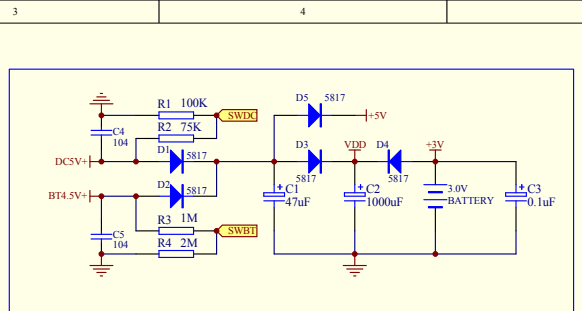
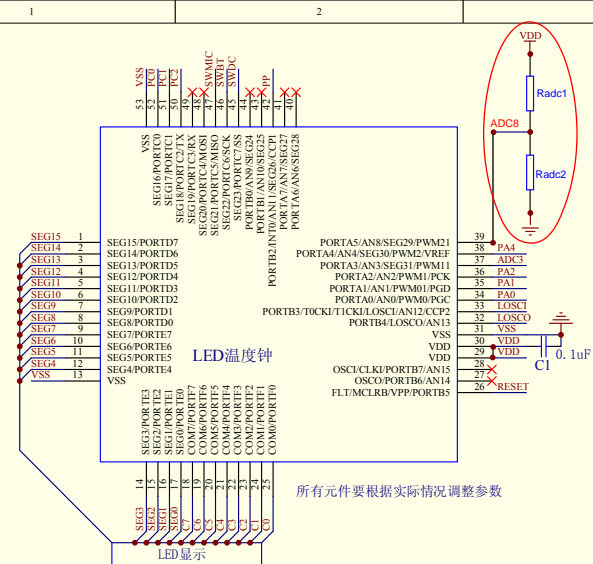
DL8342B 版的温度补偿在 A 版的基础上做以下调整：

1. IC 上电时，根据表格中的电阻比例调整整体温度下降度数，整体温度下降度数表格如下，温度最大下降 5 度。

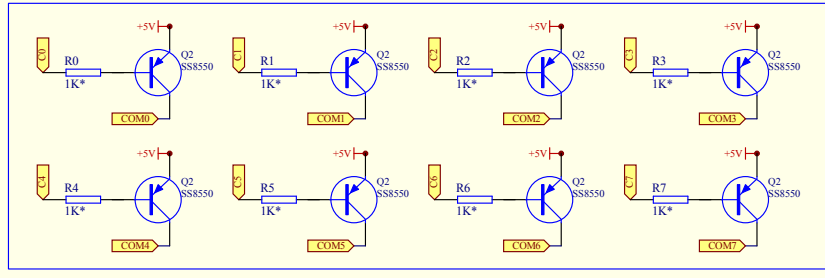
电阻值和温度下降对应关系		
	电阻 Radc1	电阻 Radc2
温度下降 0	10M 电阻(可不接)	0 欧电阻
温度下降 1	8M 电阻	2M 电阻
温度下降 2	6M 电阻	4M 电阻
温度下降 3	4M 电阻	6M 电阻
温度下降 4	2M 电阻	8M 电阻
温度下降 5	0 欧电阻	10M 电阻(可不接)

2. 通电后，LED 再根据不同显示档位，做以下温度补偿调整：

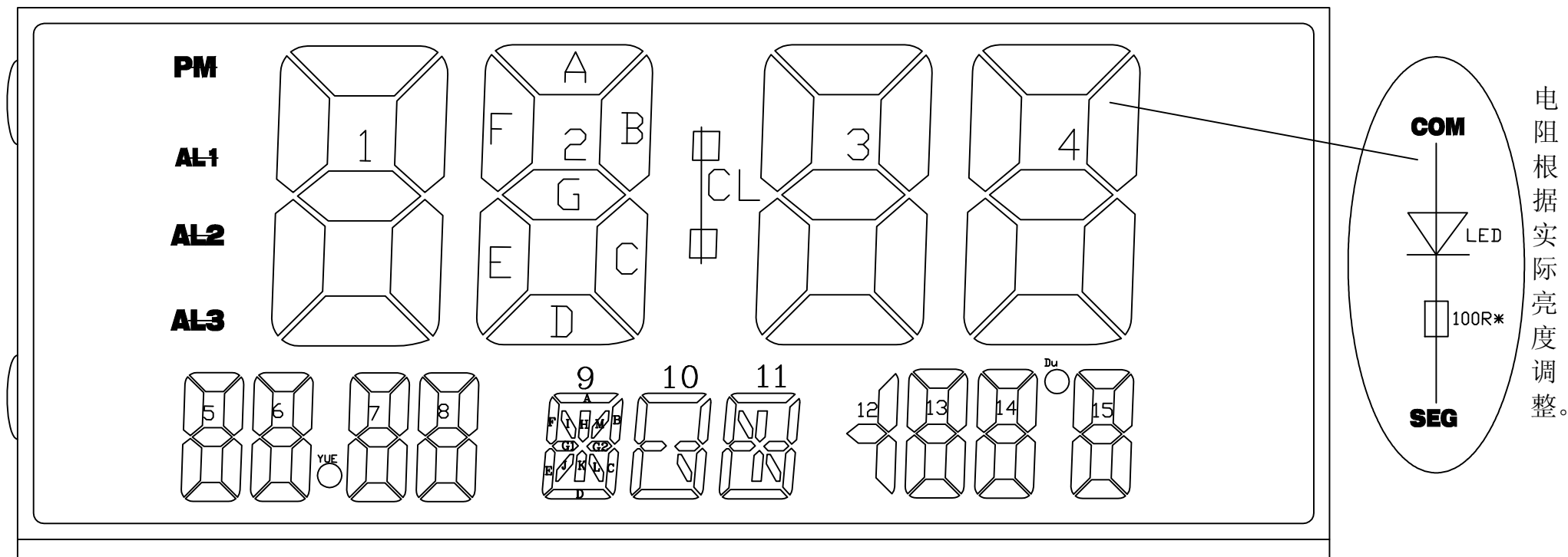
L3 档显示每隔 10 分钟温度调低一度，共调低 3 度。 L2 档每隔 10 分钟调低 1 度，共调低 2 度。 变为暗档后每隔 10 分钟调高 1 度，直到档位温度补偿全部取消。



- 备注：
1. IC上的三个 VSS 脚，两个 VDD 脚必须短路。
 2. 烧录过程中烧录脚不能与 IC 其它任意脚短路。
 3. 板上必须留出烧录焊点。

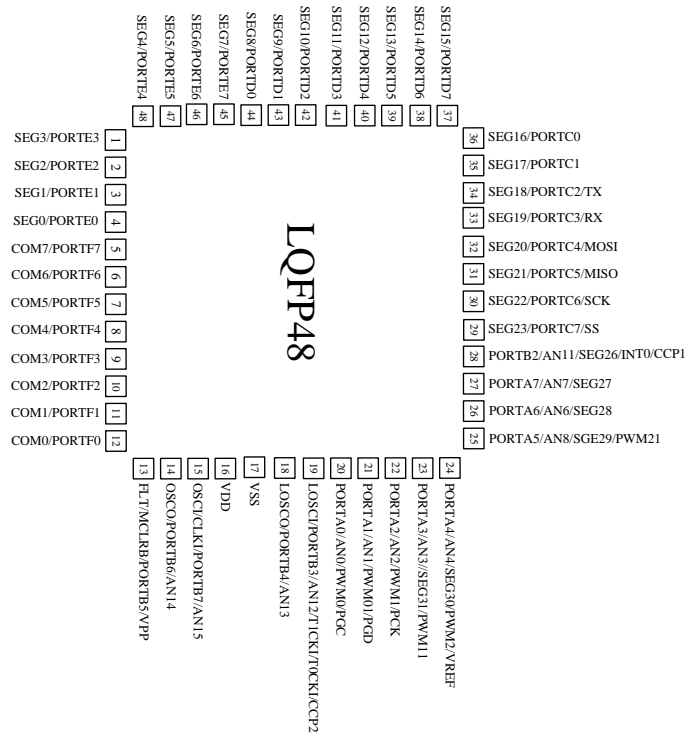


Title		
Size	Number	Revision
B		V01
Date:		
File:		

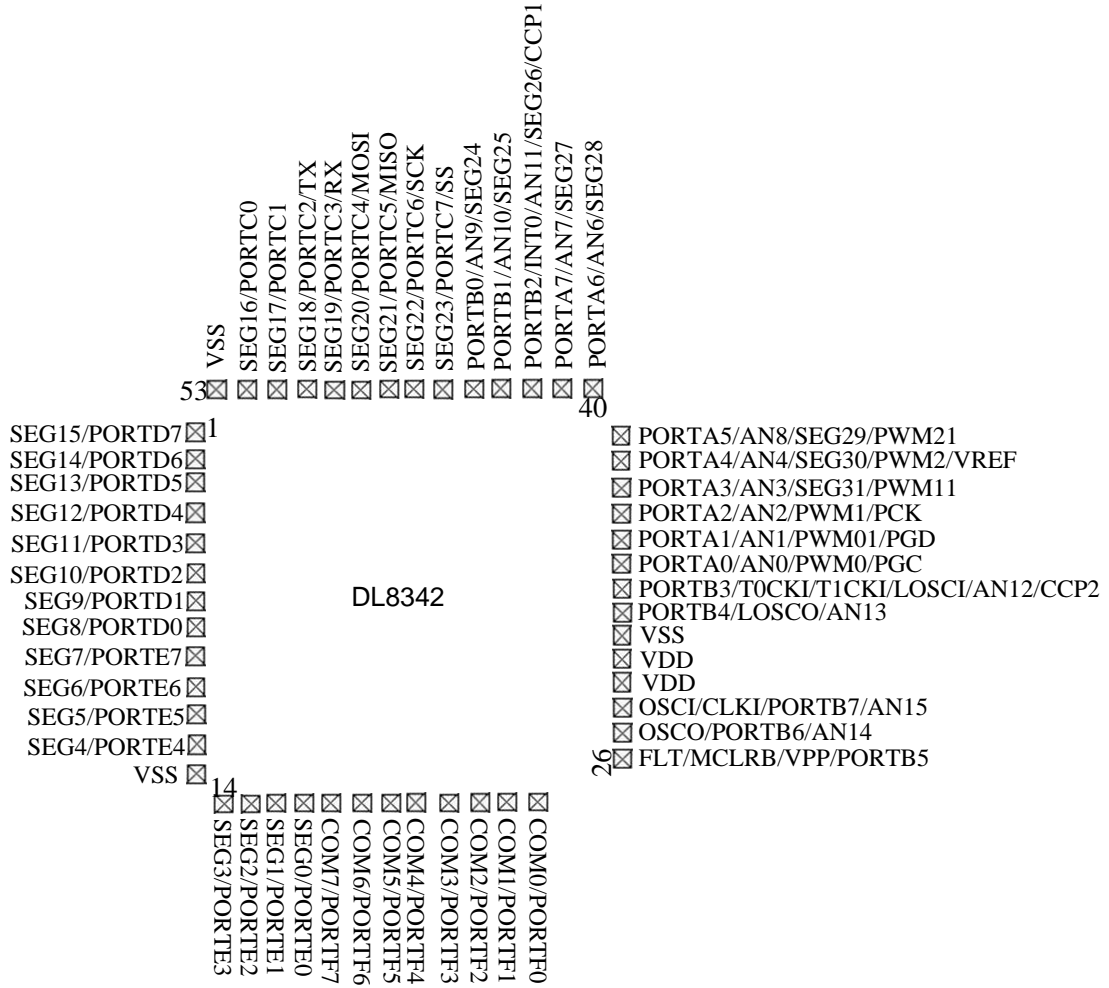


	S0	S1	S2	S3	S4	S5	S6	S7	S8	S9	S10	S11	S12	S13	S14	S15
C0	1A	1B	1C	1D	1E	1F	1G	PM	2A	2B	2C	2D	2E	2F	2G	AL1
C1	3A	3B	3C	3D	3E	3F	3G	AL2	4A	4B	4C	4D	4E	4F	4G	AL3
C2	5A	5B	5C	5D	5E	5F	5G	CL	6A	6B	6C	6D	6E	6F	6G	YUE
C3	7A	7B	7C	7D	7E	7F	7G		8A	8B	8C	8D	8E	8F	8G	
C4	13A	13B	13C	13D	13E	13F	13G		14A	14B	14C	14D	14E	14F	14G	DU
C5	9A	9B	9C	9D	9E	9F	9G1	9G2	9L	9K	9H	9I	9M	9J		
C6	10A	10B	10C	10D	10E	10F	10G1	10G2	10L	15A	15B	15C	15D	15E	15F	15G
C7	11A	11B	11C	11D	11E	11F	11G1	11G2	11L	11K	11H	11I	12B	12C	12G	

DL8342 封装引脚图



DICE 引脚图



DL8342 PAD 坐标信息

顶铝厚度: 0.85um			PAD 尺寸: 1644*1619 μm^2 (含 60 μm 切割道)		
Pad NO	Pin name	Coor-X	Coor-Y	PAD window	
1	pd[7]	-745.61	587.28	70	70
2	pd[6]	-745.61	492.5	70	70
3	pd[5]	-745.61	397.72	70	70
4	pd[4]	-745.61	302.94	70	70
5	pd[3]	-745.61	208.16	70	70
6	pd[2]	-745.61	113.38	70	70
7	pd[1]	-745.61	18.6	70	70
8	pd[0]	-745.61	-76.18	70	70
9	pe[7]	-745.61	-170.96	70	70
10	pe[6]	-745.61	-265.74	70	70
11	pe[5]	-745.61	-360.52	70	70
12	pe[4]	-745.61	-455.3	70	70
13	VSS	-733.61	-563.4	70	70
14	pe[3]	-625.22	-733.18	70	70
15	pe[2]	-530.44	-733.18	70	70
16	pe[1]	-435.66	-733.18	70	70
17	pe[0]	-340.88	-733.18	70	70
18	pf[7]	-224.485	-714.38	70	70
19	pf[6]	-110.605	-714.38	70	70
20	pf[5]	3.275	-714.38	70	70
21	pf[4]	117.155	-714.38	70	70
22	pf[3]	231.035	-714.38	70	70
23	pf[2]	344.915	-714.38	70	70
24	pf[1]	458.795	-714.38	70	70
25	pf[0]	572.675	-714.38	70	70
26	vpp	712.42	-651.78	70	70
27	pb[6]	726.71	-476.71	70	70
28	pb[7]	726.71	-381.93	70	70
29	VDD	714.39	-278.98	70	70
30	VDD	714.39	-183.7	70	70
31	VSS	733.39	-76.42	70	70
32	pb[4]	745.39	33.75	70	70
33	pb[3]	745.39	128.53	70	70
34	pa[0]	745.39	223.31	70	70
35	pa[1]	745.39	318.09	70	70
36	pa[2]	745.39	412.87	70	70
37	pa[3]	745.39	507.65	70	70
38	pa[4]	745.39	602.43	70	70
39	pa[5]	745.39	697.21	70	70
40	pa[6]	563.48	732.82	70	70

41	pa[7]	468.7	732.82	70	70
42	pb[2]	373.92	732.82	70	70
43	pb[1]	279.14	732.82	70	70
44	pb[0]	184.36	732.82	70	70
45	pc[7]	89.58	732.82	70	70
46	pc[6]	-5.2	732.82	70	70
47	pc[5]	-99.98	732.82	70	70
48	pc[4]	-194.76	732.82	70	70
49	pc[3]	-289.54	732.82	70	70
50	pc[2]	-384.32	732.82	70	70
51	pc[1]	-479.1	732.82	70	70
52	pc[0]	-573.88	732.82	70	70
53	VSS	-674.83	720.82	70	70



东莞市琪芯电子有限公司

电话: 13798528768, 0769-81555915 传真: 85338927
 邮箱: info@jfd-ic.com, QQ: 1873357672
 网址: www.jfd-ic.com 微信号: dgqxdz
 Skype: junfuyu 阿里旺旺: qxmallcn
 微信公众号: 东莞市琪芯电子有限公司



微信公众号

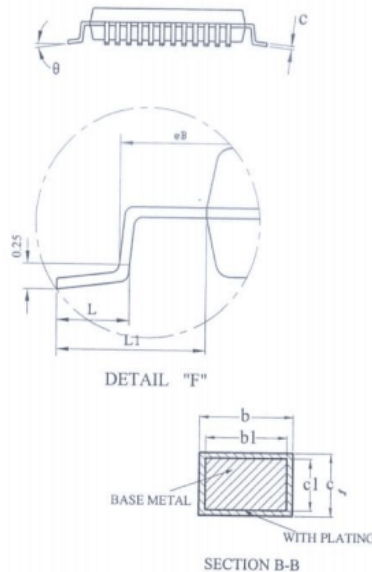
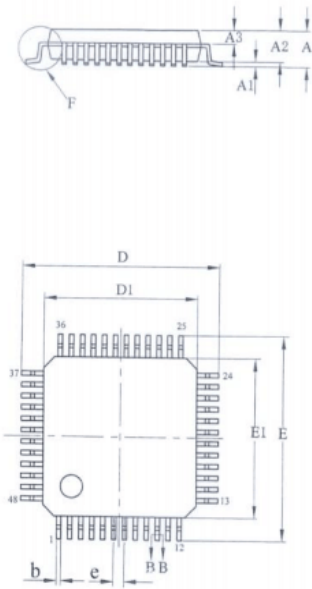
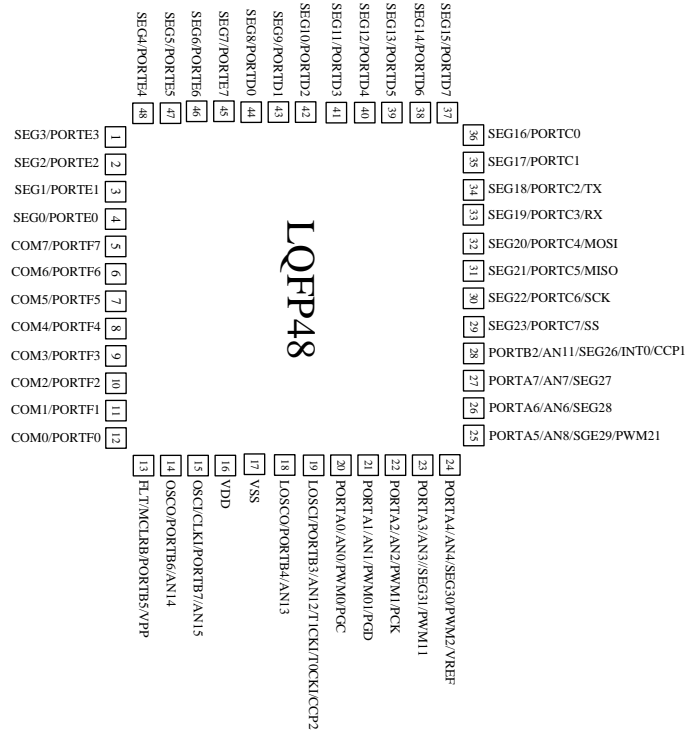


扫码加微信

DL8342

LED 钟 IC 芯片

DL8342 封装引脚图



SYMBOL	MILLIMETER		
	MIN	NOM	MAX
A	—	—	1.60
A1	0.05	—	0.15
A2	1.35	1.40	1.45
A3	0.59	0.64	0.69
b	0.19	—	0.27
b1	0.18	0.20	0.23
c	0.13	—	0.18
c1	0.12	0.13	0.14
D	8.80	9.00	9.20
D1	6.90	7.00	7.10
E	8.80	9.00	9.20
E1	6.90	7.00	7.10
eB	8.10	—	8.25
e	0.50BSC		
L	0.45	—	0.75
L1	1.00BSC		
θ	0	—	7°